

Reti Logiche E Calcolatore 2nd Edition

Contains mainly reports on the scientific activities of the Institutes, Centres, Groups, etc. of the CNR.

La Civiltà cattolica

Annali della Scuola normale superiore di Pisa

Calcolatori elettronici

Pandex Current Index to Scientific and Technical Literature

Supplemento

365.1071

Reti logiche

Libri e riviste d'Italia

Italian Books and Periodicals

Catalogo dei libri in commercio

Rivisteria

Il presente volume è principalmente rivolto agli studenti che frequentano corsi di Reti Logiche sia presso i corsi di Laurea sia presso corsi di Diploma della Facoltà di Ingegneria. In particolare, tutti i testi proposti sono tratti da compiti di esame assegnati negli ultimi anni presso il Politecnico di Torino nei corsi di Reti Logiche per il Corso di Laurea in Ingegneria Informatica, per il Diploma Universitario in Ingegneria Informatica (sede di Ivrea) e per il Diploma Universitario a distanza del Consorzio Nettuno (poli di Torino ed Alessandria). Il testo fa riferimento, per quanto riguarda la terminologia adottata e le metodologie impiegate, a quanto illustrato nel volume "Reti Logiche" (F. Corno e P. Prinetto, ed. Levrotto e Bella, Torino, 1995) e presenta, per la maggior parte degli esercizi proposti, sia una possibile soluzione sia un commento alla medesima. Gli esercizi riguardano la progettazione, secondo diverse metodologie di sintesi, di circuiti combinatori e sequenziali. Parecchi esercizi sono svolti in modi diversi, offrendo le soluzioni ritenute via via più appropriate alla metodologia di sintesi prescelta. A titolo di esempio, nel caso di sintesi manuale, particolare enfasi viene data a realizzazioni al livello gerarchico di astrazione RT, in linguaggio VHDL e nel caso di sintesi parzialmente automatica viene fornita una descrizione in un formato accettato dal minimizzatore logico Espresso. Gli autori ringraziano anticipatamente quei lettori che vorranno gentilmente segnalare, ai sottoelencati indirizzi di posta elettronica, sia eventuali inesattezze sia soluzioni alternative a quelle proposte nel testo.

Classe di lettere e filosofia

Host Bibliographic Record for Boundwith Item Barcode 30112111593536 and Others

Supplemento a La Ricerca scientifica

Reti

giornale dell'Associazione tipografico-libreria italiana

Reti Logiche Società Editrice Esculapio

Bibliografia italiana

introduzione alla teoria delle reti logiche

Gazzetta ufficiale della Repubblica italiana. Parte prima

Alta frequenza

Reti Logiche

- Macchine Digitali: 1) descrizione e progettazione, evoluzione, struttura e comportamento, livelli di astrazione e progettazione, schemi a blocchi, il livello architettonico, i livelli fisico e logico. 2) Segnali ed interruttori, segnali analogici e digitali, convertitori e trasduttori, interruttori, descrizione astratta, disposizione in serie e in parallelo, retroazione, bit e configurazioni binarie, data sheet. - Codifica binaria dell'informazione: 1) Rappresentazione, alfabeti e simboli, codici binari, trascodifica, standard. 2) Codifica dei caratteri 3) Codifica dei numeri, il sistema di numerazione in base 2, conversioni di base, operazioni aritmetiche. 4) Trasmissione modalità e protocolli 5) Protezione codici separabili, codici con rilevazione di errori, codici con correzione di errori. - Modelli: 1) La macchina a stati finiti, digitale è sinonimo di discreto, tabella di flusso e grafo degli stati, automi equivalenti, macchine sequenziali asincrone e sincrone. 2) La macchina combinatoria, funzioni tabelle ed espressioni, composizione e decomposizione, la macchina combinatoria reale. 3) La macchina asincrona temporizzazione, retroazione diretta 4) La macchina sincrona segnali sincroni, il flip flop, il registro. - Reti logiche: 1) Funzioni, espressioni e schemi logici: logica, analisi e sintesi di reti combinatorie, funzioni booleane, tabelle delle verità, calcolo delle proposizioni, porte logiche, operazioni ed espressioni logiche, espressioni e funzioni, espressioni e schemi. 2) Algebra di commutazione: algebre binarie, postulati, costanti, variabili ed espressioni, teoremi di equivalenza, espressioni canoniche, notazioni simboliche e Sintesi con DECODER & OR, Espressioni generali e Sintesi con MULTIPLEXTER 3) Famiglie logiche: circuiti logici, Fan-out, Fan-in, tempo di propagazione, comportamento in transitorio, Decoder, Multiplexer, Data selector, Retroazione - Reti combinatorie: 1) Problema della sintesi 2) Reti di costo minimo, espressioni minime 3) Il metodo delle mappe: mappe di Karnaugh, Ricerca degli implicanti e degli implicati, individuazione dei termini primi, Individuazione dei termini ridondanti, Individuazione della copertura minima, Eliminazione a priori delle alee statiche, Analisi con le mappe 4) Reti NAND e a NOR, sintesi e analisi 5) Reti programmabili, memorie a sola lettura (livello logico e fisico), PLA e PAL, PLD, CPLD, FPGA - Reti asincrone: 1) Elaborazione asincrona, il modello e le applicazioni, Regole di corretto impiego, Eliminazione a priori delle corse critiche, eliminazione a priori delle alee statiche 2) Memorie binarie: Latch SR, Uscite complementari, Latch CD, Alea statica, durata del transitorio, uscite trasparenti, flip-flop master-slave, flip-flop D edge-triggered 3) Analisi e sintesi, il procedimento di analisi, grafi degli stati primitivi e non primitivi - Reti sincrone: 1)

Elaborazione sincrona 2) Analisi e sintesi: procedimento di sintesi, sintesi con flip-flop D, sintesi con flip-flop JK, sintesi con flip-flop T, il procedimento di analisi 3) Registri e contatori: il registro di stato ed i comandi WE, RES, il contatore binario, i comandi di un contatore, Sintesi e analisi di schemi con contatori, Registri a scorrimento

Prevenzione e territorio. Le tossicodipendenze

Geography. J

Il marketing nell'era dell'ubiquitous internet, della sharing economy e dei big data

Calcolo

Nozioni di Informatica

Il libro di testo è concepito per studenti di un primo corso sullo sviluppo di sistemi a microprocessore, nelle Facoltà di Ingegneria e di Scienze. Adattabile a diverse esigenze didattiche, non richiede conoscenze preliminari sui microprocessori e fornisce una solida introduzione all'argomento. L'apprendimento della teoria è facilitato da numerosi esempi ed esercizi, tutti risolti per esteso, e consolidato con la loro verifica funzionale tramite simulazione. Un sito web di libero accesso ospita il software di simulazione gratuito Deeds (Digital Electronics Education and Design Suite), creato e mantenuto dagli autori, e contiene tutto il materiale riguardante gli esempi ed esercizi presentati nel libro. Nel testo vengono prima introdotti i concetti generali, tramite un approccio progettuale che porta alla definizione di un piccolo microprocessore dimostrativo. Viene quindi presentato un secondo microprocessore appositamente pensato per la didattica, di cui se ne approfondisce la programmazione e l'interfacciamento. Il percorso didattico si conclude con numerosi esempi di progetto, verificabili tramite prototipi da realizzare su schede FPGA. Ideale per l'auto-apprendimento, grazie alla simbiosi ottimale con il simulatore Deeds, il libro può essere usato ugualmente con profitto indipendentemente da esso. Il testo racchiude la pluri-decennale esperienza degli autori nell'insegnamento e nello sviluppo di materiale didattico nell'ambito del progetto di sistemi digitali, aggiungendosi al libro precedente "Introduzione al Progetto di Sistemi Digitali" pubblicato dagli autori con Springer nel 2018.

Catalogue of Scientific Papers

Quaderni di sociologia

International Catalogue of Scientific Literature

Gazzetta ufficiale della Repubblica italiana. Parte prima, serie generale

rivista di radiotecnica, telefonia e acustica applicata

Questo volume tende a stimolare una riflessione teorica e metodologica sul lavoro di prevenzione condotto dai Servizi per le Tossicodipendenze delle Aziende sanitarie pubbliche e da altre agenzie sia pubbliche che private impegnate nel campo psico-sociale. Partendo dallo studio di progetti di prevenzione, soprattutto nordamericani, e dalla possibilità di applicazione scientifica di alcuni modelli matematici all'attività di prevenzione - con particolare attenzione alle reti neurali artificiali - viene presentata l'esperienza del Progetto Sonda (progetto di prevenzione dei comportamenti auto ed eterodistruttivi ideato dal Centro Ricerche Semeion e adottato in varie realtà locali italiane fin dal 1991) e prospettate le linee-guida per il lavoro futuro. (Gruppo Abele).

Bibliografia nazionale italiana

Annali della Scuola normale superiore di Pisa, Classe di lettere e filosofia

Deafness today and tomorrow: reality and utopia: proceedings of the IX Congress of the WFD

Introduzione al Progetto di Sistemi a Microprocessore

Le trasformazioni indotte dalle nuove tecnologie di comunicazione richiedono un ripensamento radicale nell'approccio al marketing management. Il Social Mobile Marketing non può essere declinato come modalità specializzata e separata di marketing tecnologico o di canale, ma va concepito come un modo totalmente nuovo di fare marketing. Se i mercati sono conversazioni mediate, la tecnologia agisce nelle interazioni e nelle narrazioni di marca e le relazioni si configurano come processi di social sensemaking che non si possono analizzare distinguendo per canale o per media. La diffusione dei social media e delle tecnologie ubique e immersive richiede un cambio di passo teorico e manageriale. Ogni interazione infatti può essere «aumentata» attraverso l'utilizzo di contenuti in mobilità, l'accesso e il processamento ubiquo dei dati e le potenzialità di collaborazione offerte dalla portabilità dei social network. Con l'obiettivo di costruire un ponte sempre più agevole fra teoria e pratiche manageriali, questa nuova edizione del libro, profondamente aggiornata, si arricchisce di esempi e allarga lo sguardo sui fenomeni più recenti legati alla sharing economy e ai big data.

Catalogo storico delle edizioni Bollati Boringhieri, 1957, 1987, 2007

Reti logiche. Esercizi commentati e risolti

Annuario delle università degli studi in Italia

Giornale della libreria

Il contributo del sistema di prevenzione e gestione dei rischi alla generazione del valore d'impresa

"Elenco degli alunni esciti dalla Scuola... [1850-95]"; v. 12, p. [1]-XXX

La Ricerca scientific

Social Mobile Marketing - II edizione

La Ricerca scientifica

L'Elettrotecnica

Gazzetta Ufficiale